

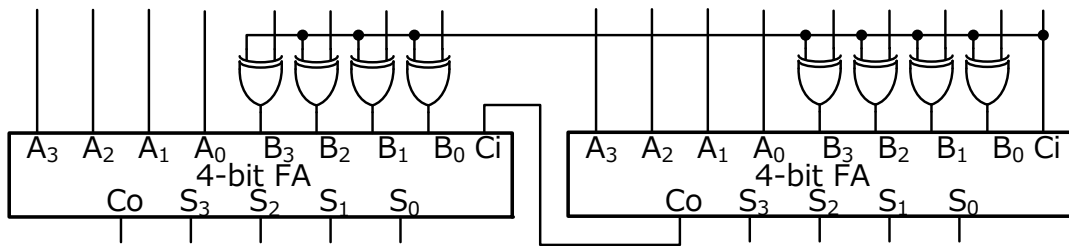
第12回 演習1

- 次の8ビットの減算を、2つの4ビット加減算器を接続して実行するときの全ての信号線の値を書き込みなさい

$$27 - 69 = -42$$

$\begin{array}{r} 00011011 \\ 10111010 \\ + \\ \hline \ominus 11010110 \end{array}$	$27 = 00011011_{(2)}$ $69 = 01000101_{(2)}$ ← 反転+1 $00101010_{(2)} = 32 + 8 + 2 = 42$
---	--

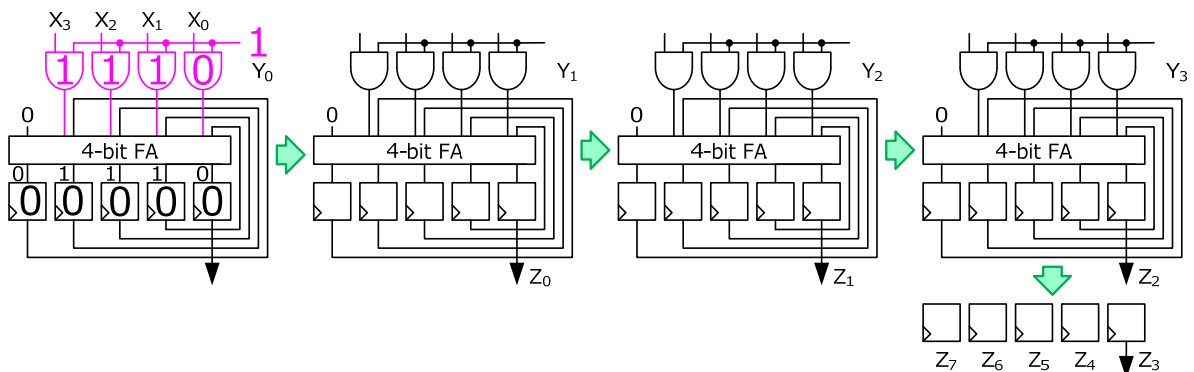
2の補数



第12回 演習2

- 次の乗算の演算過程を回路図に書き込みなさい

	1	1	1	0	X
x	1	0	1	1	Y
		1	1	1	0
		1	1	1	0
	0	0	0	0	0
	1	1	1	0	
	1	0	0	1	1
					Z

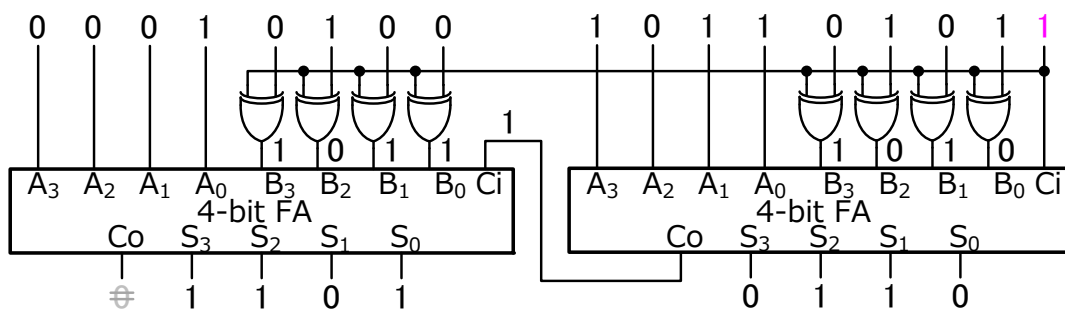


第12回 演習1 (解答)

- 次の8ビットの減算を、2つの4ビット加減算器を接続して実行するときの全ての信号線の値を書き込みなさい

$$27 - 69 = -42$$

$\begin{array}{r} 00011011 \\ 10111010 \\ + \\ \hline \ominus 11010110 \end{array}$	$27 = 00011011_{(2)}$ $69 = 01000101_{(2)}$ ← 反転 $00101010_{(2)} = 32 + 8 + 2 = 42$
	\uparrow 2の補数



第12回 演習2 (解答)

- 次の乗算の演算過程を回路図に書き込みなさい

1110	X
x 1011	Y
1110	
1110	
0000	
1110	
10011010	Z

